



W marcu 1997 r. dyrektorem Instytutu został dr hab. inż. Marian Adamski, prof. PZ. Funkcję zastępcy (do września 1999 r.) sprawował dr hab. inż. Andrzej Olencki, prof. PZ. W tym samym roku, ze względu na zakres prowadzonych badań i specjalności kształcenia, zmieniły się nazwy zakładów. **Strukturę zakładową utworzyły:** Zakład Elektroniki i Układów Mikroprocesorowych, Zakład Inżynierii Komputerowej, Zakład Techniki Informatycznych.

Początkiem 1997 r. z Instytutu odeszła grupa pracowników skupiona wokół realizacji (pod kierunkiem ówczesnego dyrektora dra Janusza Szajny) zadania na zlecenie centrum projektowania SGS THOMSON Asia Pacific w Singapurze, związanego z budową odbiornika cyfrowej, interaktywnej telewizji satelitarnej. Utworzona wówczas - w dużej mierze w oparciu o potencjał intelektualny i naukowy Instytutu - spółka BSS Poland (Broadcast Satellite Systems), dała początek znanej obecnie na światowym rynku firmie ADB Polska, która projektuje zaawansowane technologicznie odbiorniki cyfrowej telewizji satelitarnej, kablowej, naziemnej i internetowej.

W latach 1997-2001 zrealizowano kilkanaście projektów badawczych i naukowo-technicznych. Projekty finansowane przez Komitet Badań Naukowych to:

- Modelowanie układów cyfrowych na poziomie RTL z wykorzystaniem sieci Petriego i podzbioru języka VHDL (promotorski, dr hab. inż. Marian Adamski, prof. PZ);
- Hierarchiczna implementacja współbieżnych kontrolerów cyfrowych z wykorzystaniem FPGA (promotorski, dr hab. inż. Marian Adamski, prof. PZ);
- Dekompozycja specjalizowanych systemów mikroprocesorowych na część programową i sprzętową na poziomie specyfikacji systemowej (mgr inż. Zbigniew Skowroński);
- Projekt Polsko-Ukraińskiego Programu Wykonawczego Międzyrządowej Współpracy Naukowo-Technicznej: Opracowanie i badanie trójfazowego kalibratora parametrów jakości energii elektrycznej (prof. dr hab. inż. Siergiej Taranow);
- Analiza możliwości poprawy parametrów metrologicznych uniwersalnego kalibratora napięć i prądów stałych i przemiennych (promotorski, dr hab. inż. Andrzej Olencki, prof. PZ);
- Metody formalne w specyfikacji, analizie i syntezie rekonfigurowanych sterowników logicznych typu ASLC (dr hab. inż. Marian Adamski, prof. PZ);
- Translacja specyfikacji funkcjonalnej układów cyfrowych na sieć Petriego dla potrzeb syntezy systemowej (promotorski, dr hab. inż. Marian Adamski, prof. PZ);
- Programowy model interpretowanej sieci Petriego dla potrzeb projektowania mikrosystemów cyfrowych (promotorski, dr hab. inż. Marian Adamski, prof. PZ);
- Symboliczna analiza układów sterowania binarnego z wykorzystaniem wybranych metod analizy sieci Petriego (promotorski, dr hab. inż. Marian Adamski, prof. PZ);

- Symboliczna analiza układów sterowania binarnego z wykorzystaniem wybranych metod analizy sieci Petriego (mgr inż. Agnieszka Węgrzyn);
- Modelowanie i realizacja skalowalnego arytmometru resztowego z wykorzystaniem języka VHDL oraz struktur programowalnych FPGA (mgr inż. Janusz Jabłoński).

Rezultaty prac naukowych przedstawiono w ponad 330 publikacjach, uzyskano 4 patenty. Referaty wygłoszono, między innymi, na **59. międzynarodowych konferencjach naukowych** (w tym na World Congress of IFAC International Federation of Automatic Control; IMECO World Congress; IEEE International Conference on Systems, Man, and Cybernetics).

W czerwcu 2001 r. zorganizowano pierwszą w historii Instytutu **międzynarodową konferencją naukową International Workshop Discrete - Event System Design - DESDes '01**, na której wygłoszono 40 referatów z dziedziny najnowszej technologii półprzewodnikowej i systemów komputerowego projektowania systemów cyfrowych. Wśród uczestników byli naukowcy z: Niemiec, Portugalii, Wielkiej Brytanii, Czech, Białorusi, Japonii, Hiszpanii, Ukrainy i Polski.

Stopnie doktora nauk technicznych uzyskali: Krzysztof Biliński, Marek Węgrzyn, Paweł Wolański, Artur Gramacki, Jarosław Gramacki, Zbigniew Skowroński, Jan Szymkiewicz, Krzysztof Urbański, Wojciech Zajac. Dr Marek Węgrzyn w 2000 roku został **wyróżniony nagrodą Ministra Edukacji Narodowej I stopnia** za pracę doktorską pt. *Hierarchiczna implementacja współbieżnych kontrolerów cyfrowych z wykorzystaniem FPGA* (promotor prof. M. Adamski).

Kontynuowano wcześniejsze oraz podejmowano nowe tematy prac badawczych **we współpracy z ośrodkami akademickimi i przemysłowymi za granicą** (m.in. z FernUniversität Hagen, Technische Universität w Ilmenau, Department of Communication Systems of the Institute of Automation and Communication (ifak) of Magdeburg w Niemczech, Universidade do Minho w Portugalii, Instytutem Elektrodynamiki Akademii Nauk Ukrainy w Kijowie, ALDEC Inc. Henderson w Stanach Zjednoczonych).

Dzięki współpracy z firmą ALDEC w zakresie projektowania i testowania oprogramowania CAD, w szczególności symulatorów i kompilatorów języków VHDL i Verilog (12 projektów badawczych) Instytut otrzymał, między innymi, komputery na wyposażenie sal laboratoryjnych, licencjonowanie oprogramowanie CAD, a kilkunastu studentów odbyło praktyki w Stanach Zjednoczonych.

Codziennosc akademicką wypełniały zajęcia ze studentami na kierunkach: informatyka (specjalność: inżynieria komputerowa) i elektrotechnika (specjalność inżynieria systemów komputerowych). Rok akademicki 2001/2002, z nowym zapasem sił i nowymi pomysłami, rozpoczęto **już na Uniwersytecie Zielonogórskim**.

Trudno zebrać na jednej karcie kilka lat historii. Zabrakło tu wielu dat i faktów równie ważnych, jak te wymienione. Najważniejsze, aby pamiętać, że to przede wszystkim ludzie - byli i obecni Pracownicy - swoją wiedzą, talentem i zaangażowaniem stworzyli 15 lat historii Instytutu Informatyki i Elektroniki.